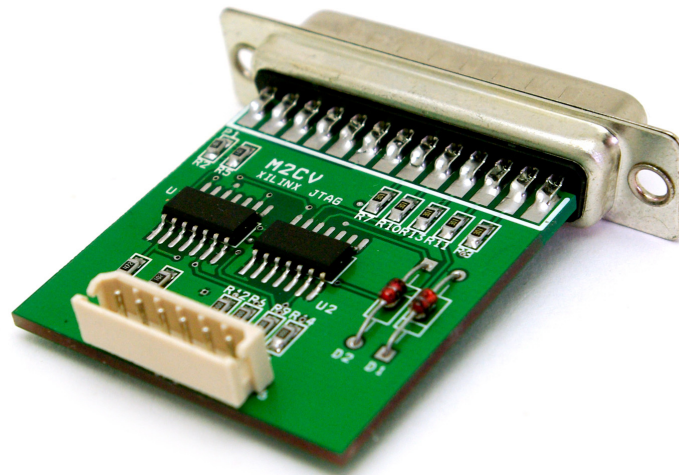


FPGA J-TAG



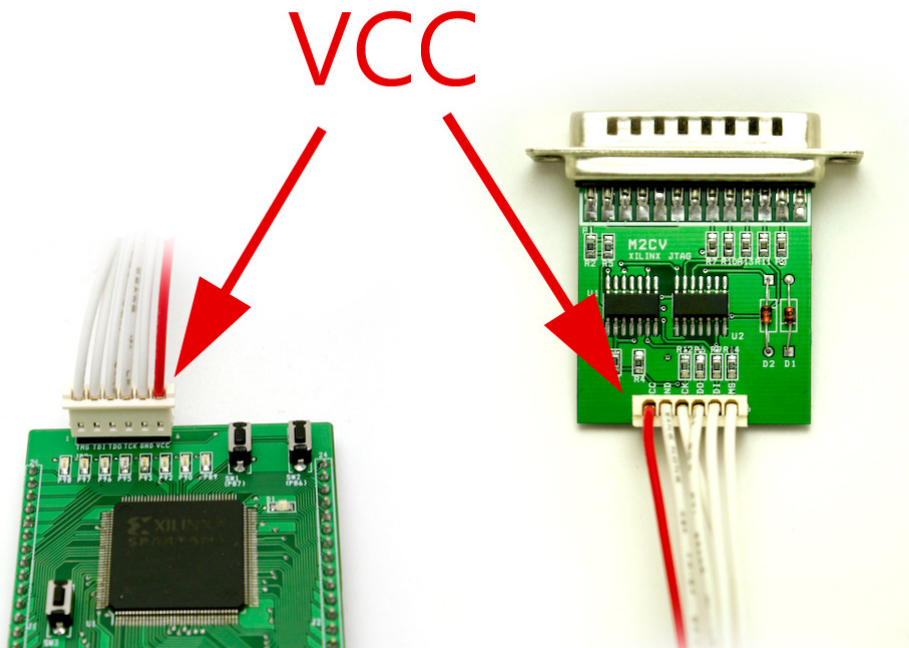
XC3S200 FPGA Module v1.0 Manual

1. Features

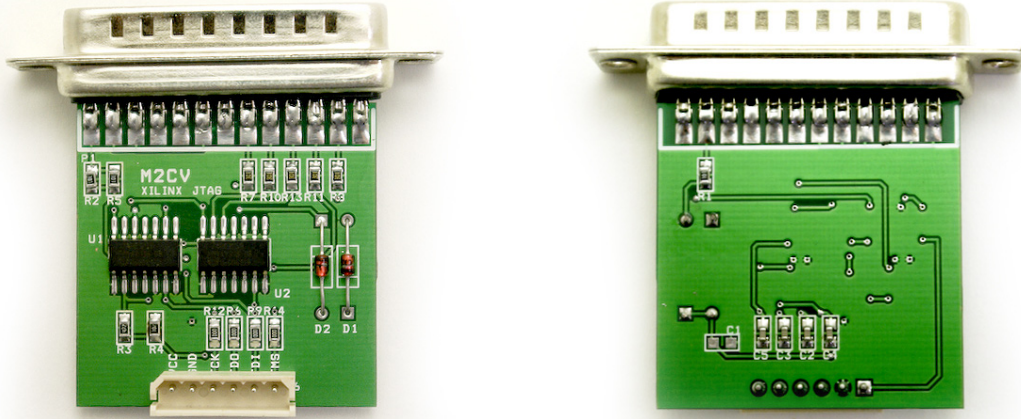
- Xilinx의 ISE WebPack 'iMPACK'로 프로그램 다운로드
- 모든 Xilinx 사의 FPGA와 CPLD 호환
- Parallel Print Port로 PC와 연결하여 사용

(주의) 케이블 연결시 PCB의 1과 6은 단순한 핀번호입니다.

VCC에 적색 케이블이 연결되도록 하세요. FPGA J-Tag 소켓의 1번이 VCC가 아닙니다.



2. Board 구성



3. Schematic

